Unidad de Aprendizaje					
	Arquitectura de Computadoras - IL365				
Tipo de UA	Valor de créditos	Horas Semana	Horas teoría/semestre	Horas práctica/semestre	
Curso Taller (100% presencial)	8	4	40	40	
Departamento		Academia			
Ciencias Computacionales		Arquitectura de computadoras			

Objetivos de aprendizaje

El alumno deberá emplear algún lenguaje descriptor de Hardware, para desarrollar un procesador de 8 instrucciones y punto fijo. Para comprender, utilizar y desarrollar las arquitecturas básicas y actuales de los sistemas de cómputo.

Competencia de la Unidad de Aprendizaje

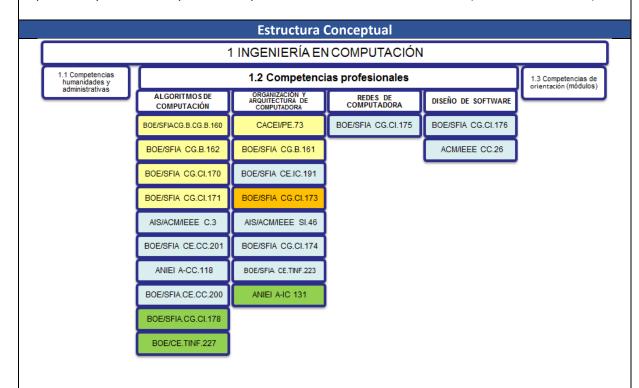
CG.CI.173 Capacidad de conocer, comprender y evaluar la estructura y arquitectura de los computadores, así como los componentes básicos que los conforman. (BOE/SFIA CG.CI.173)

Atributos de la competencia de UA							
Conocimientos (saber)	Habilidades (saber hacer)	Actitudes / Valores (saber ser)					
C1. La estructura básica de una arquitectura computacional. C2. La Organización	H1. Distinguir las diferentes arquitecturas de Computadora actuales.	V1. Asertividad para expresarse adecuadamente y favorecer la interacción en grupos de trabajo. V2. Resiliencia para perseverar con					
interna de una computadora y del Procesador.	H2. Configura diversas arquitecturas computacionales.	actitud positiva ante los retos. V3. Iniciativa, Autonomía y Responsabilidad Personal que le					
C3. Conceptos básicos de diseño digital para construir un Procesador.		permita responder a un mundo global y cambiante.					
C4. Técnicas de modelado de procesadores usando lenguaje descriptor de		V4. Creatividad y pensamiento emprendedor que le permita aprovechar oportunidades y apertura a nuevas opciones.					
Hardware (HDL).		V5. Pensamiento crítico para analizar e interpretar información de forma objetiva.					
	mpetencia Precedente de la Unidad d	V6. Resolución de problemas que le permita encontrar soluciones a distintos niveles por medio de sus conocimientos especializados					

CE.IC.191 Capacidad de diseñar y construir sistemas digitales, incluyendo computadores, sistemas basados en microprocesador y sistemas de comunicaciones. (BOE/SFIA CE.IC.191)

Competencia Consecuente de la Unidad de Aprendizaje

CG.CI.174 Conocimiento de las características, funcionalidades y estructura de los Sistemas Operativos y diseñar e implementar aplicaciones basadas en sus servicios. (BOE/SFIA CG.CI.174)



Descripción

Esta Unidad de aprendizaje (UA) forma parte del área de formación profesional del programa educativo de la Licenciatura en Ingeniería en Computación, con competencias del Perfil intermedio. Se conforma con 2 horas teóricas y 2 horas prácticas, teniendo un total de 8 créditos. Está diseñada para enfocar al estudiante a comprender y manejar el diseño de Procesadores con diferentes tipos de Arquitectura, acorde a las necesidades del mercado y de los avances tecnológicos.

El contenido de la unidad de aprendizaje vincula el diseño los Sistemas Digitales con el lenguaje descriptor de hardware (HDL) usado para escribir especificaciones (programas) ejecutables de hardware que permitan modelar y simular elementos internos del diseño arquitectónico de un Sistema computacional, considerando primordialmente entre otros la Unidad Aritmético y Lógica (ALU), Registros, Memoria (ROM, RAM y Caché), Interfaces de comunicación para periféricos y Buses de Entrada/Salida; favoreciendo con ello, la capacidad de trabajar en proyectos de ingeniería multidisciplinarios.

Esta UA aporta al perfil de egreso del Ingeniero en Computación las siguientes capacidades:

- Resolver, combinando teoría y práctica, problemas relacionados con la configuración de Sistemas computacionales, mediante la integración de software y hardware, con el fin de contribuir al desarrollo de los avances tecnológicos innovadores.
- Aplicar sus conocimientos y habilidades en el análisis, diseño, desarrollo y mantenimiento de proyectos de computación, buscando el mejor aprovechamiento de los recursos.
- Colaborar en equipos inter y multidisciplinarios para enfrentar problemáticas complejas para adaptarse a las circunstancias cambiantes del ámbito profesional y de los avances del conocimiento, a través de la búsqueda y gestión del conocimiento y el autoaprendizaje

Contenidos	Atributos				
Contenidos	Saber	Saber hacer	Saber ser	Productos del aprendizaje	
1. Introducción a la estructura de computadoras.	C1	H1	V5	1.Elaboración de un Reporte técnico con la descripción y	
2. Rendimiento (métricas) del procesador.	C4	H1	V4, v5, V6	evaluación del diseño arquitectónico y componentes básicos de los	
3. Aritmética para computadoras	C2, C3	H2	V3,V6	diversos Sistemas computacionales existentes	
4. Organización de la memoria: memoria principal	C2	H1, H2	V1, V3, V5	en el mercado. 2.Portafolio de evidencias	
5. Memoria ROM, RAM y Caché	C2,C3	H2	V1, V2, V5	con ejercicios prácticos de diversos componentes	
6. Memoria Virtual	C2,C3	H2	V1, V2, V5	estructurales de la Arquitectura de una computadora; modelados	
7. Multiprocesadores	C2	H1	V4, V5	mediante un lenguaje descriptor de Hardware (HDL).	

Estrategias de enseñanza-aprendizaje			
Estrategias	Se utiliza para	Selección	
Aprendizaje basado en problemas ABP	Adquirir conocimientos, habilidades y actitudes en grupos pequeños para determinados objetivos de aprendizaje o resolución de problemas.	х	

Relatorías		-	vocabulario, argumentar ideas y fomentar el ento crítico.	х		
Seminarios		•	información a profundidad, asignar distintos roles,			
33			er las habilidades para la comunicación asertiva.			
Taller Reflexivo		•	n de grupo, análisis y organización de información,			
			de actitud o hábitos.			
Simulación de pro	ocesos		cción de conocimientos, desarrollo de habilidades y			
			ides en situaciones simuladas de la realidad.	Х		
Panel		Exponer	ideas de un tema sobre la base del diálogo y la			
		comunic	ación asertiva. Estimular el pensamiento crítico a	X		
		partir de	el intercambio de ideas y puntos de vista distintos.			
Mapas mentales		Favorece	er la memorización, organización y representación de			
		la inforn	nación.			
Investigación de t	ópicos	Formula	r problemas, confrontar hipótesis, planificar	Х		
y problemas espe	cíficos	actividad	des, socializar conclusiones y resultados.	^		
Mapas y	redes		rar nuevos conceptos, la construcción grupal y			
conceptuales			de conocimientos o procedimientos, exposición y			
			es semánticas entre los conceptos.			
Resúmenes			y comprensión de información, para su organización			
			a partir de la identificación de ideas principales y sus			
			esarrolla la memorización y la organización adecuada			
		de infori				
Método de proye	Método de proyectos		Organizar conocimientos teóricos y prácticos, así como las relaciones entre hechos, conceptos, procedimientos,			
		relacion	х			
			ación y diseño de modelos, búsqueda y manejo de			
Eleberra (17 eleberra			ción, dependiendo del tipo de proyecto. ar y comunicar información sobre resultados de una			
Elaboración de ar	ticulos	_				
		investiga				
Entrevista		•	nental, de algún tema específico. ización de un tema, identificación de un problema.			
Entrevista			e la comunicación asertiva, el uso adecuado del			
			e, así como la habilidad para la escucha activa y el			
			eficaz de información.			
Ensayo	· · · · · · · · · · · · · · · · · · ·		Promover el conocimiento reflexivo, la capacidad de			
2113040		comunicación, el análisis y conocimiento profundo de una				
			temática.			
Estudio de casos			de un fenómeno o un problema, precisa de un	Х		
			proceso de búsqueda o indagación.			
Otras						
	Es	trategias	para la Evaluación de Saberes	Selección		
			Saber			
Fundament dan ala			Ensayos	C1, C4		
conceptos,		el de	Entrevistas			
		ensión y	Lista de cotejo			
principios, teorías y leyes	apli	cación	Trabajos prácticos o de ejecución	C2, C3, C4		
Leonas y leyes			Otros			
Saber hacer						

Evaluación de habilidades	Nivel de dominio de una técnica o actividad	Autoevaluación	H1
		Escala de actitudes	
		Lista de cotejo	
		Pruebas de ejecución	
		Pruebas orales	
		Técnicas de observación	
		Trabajos prácticos	H2
		Otros	
		Saber ser	
Evaluación de actitudes y valores	Nivel de adquisición o	Escala de observación	V5, V6
		Instrumentos de auto-informe	V2
		Lista de control	V3
		Registro anecdótico	V1
		Rúbricas	V4
		Escala de actitudes tipo Likert	
		Otros	

Bibliografía

David A. Patterson, John L. Hennessy, Computer Organization and Desing The Hardware/Sotware Interace ARM Edition, ISBN: 978-0-12-801733-3, MK Morgan Kaufmann, 2021

David A. Patterson, John L. Hennessy, Computer Organization and Design MIPS Edition: The Hardware/Software Interface, ISBN 0128226749, 9780128226742, MK Morgan Kaufmann, 2020

Kishore K Mishra, System Verilog con diseño de procesador RISC-V, Ed: Independently published, 6 enero 2022

Stalling, W. Organización y Arquitectura de Computadores 7ª edición. Madrid. Pearson-Prentice-Hall. 2005.

Stalling, W.(s. f.). Computer Organization and Architecture 10th edition.

Paterson D. & Hennessy J.(s. f.). Organización y diseño de computadores. La interfaz hardware/software. USA. Mc. Graw Hill.

Barry, B.(s. f.). Los microprocesadores INTEL 8086/8088, 80186, 80286, 80386 y 80486. Arquitectura, programación e interfaces. USA. Prentice Hall.

Berger, A. Embedded Systems Design: An Introduction to Processes Tools and Techniques. USA. CMP Books. 2002.

Hoysradt, J.(s. f.). Multi-Core Processors and Next-Generation Systems.

Criterios de evaluación

Actividades 40% Exámenes 30% (2 exámenes) Proyecto 30%

La evaluación en periodo ordinario: Tener un mínimo de asistencia del 80% a clases y actividades registradas durante el curso.

La evaluación en periodo extraordinario: Tener un mínimo de asistencia del 65% a clases y actividades registradas durante el curso.

- La evaluación en periodo extraordinario se calificará atendiendo a los siguientes criterios: I. La calificación obtenida en periodo extraordinario, tendrá una ponderación del 80% para la calificación final:
- La calificación obtenida por el alumno durante el periodo ordinario, tendrá una ponderación del 40% para la calificación en periodo extraordinario, y
- La calificación final para la evaluación en periodo extraordinario será la que resulte de la suma de los puntos obtenidos en las fracciones anteriores.

El resultado final de las evaluaciones será expresado conforme a la escala de calificaciones centesimal de 0 a 100, en números enteros, considerando como mínima aprobatoria la calificación de 60.

Fecha de actualización

Noviembre de 2018 Enero de 2023 Junio 2023

Participantes de la elaboración Nombre Dr. José Juan Meza Espinosa

ME. Roberto Patiño Ruiz

MC. Jorge Ernesto López Arce Delgado

Dr. Martin García Hernández

MSI. Thelma Isabel Morales Ramírez

MC. Luis Felipe Muñoz Mendoza

MC. Miguel Ángel Barba Venegas

Dr. José Octavio Camarena Méndez

MC. Mario Alberto Navarro Velázquez

MA. Rubén Núñez Ortega

MC. Rubén Adrián Gil Rivera